

Unternehmensportrait: SECOR Chips & Library GmbH

Die SECOR Chips & Library GmbH ist ein innovatives Start-up aus Gräfelfing bei München und Teil der SECOR Group. Das Unternehmen hat sich auf die Entwicklung und Bereitstellung von standardisierten Halbleitern und Softwarelösungen für die Automobilindustrie spezialisiert. Mit ihrem revolutionären SDV CONCEPT (Software Defined Vehicle) setzt SECOR neue Maßstäbe in der Branche und bietet den OEMs (Original Equipment Manufacturers) erhebliche Vorteile in der Entwicklung, Produktion und im After-Sales-Bereich.

Vision und Mission

SECOR verfolgt das Ziel, die Automobilindustrie resilienter und wirtschaftlicher zu gestalten. Durch die Standardisierung und Austauschbarkeit von Hardware und Software will das Unternehmen die Produktentwicklungszeiten verkürzen und die Robustheit der Lieferkette erhöhen. Die Vision von SECOR ist es, die Automobilindustrie auf zukünftige Krisen vorzubereiten und die Nutzung von Fahrzeugen nachhaltiger zu gestalten.

Das SECOR SDV CONCEPT

Das Herzstück der Innovation von SECOR ist das SDV CONCEPT. Dieses Konzept basiert auf einem zonalen Ansatz, bei dem ein Zentralrechner im Fahrzeug mit Controllern in verschiedenen Zonen kommuniziert. Dadurch wird die Anzahl der benötigten Electronic Control Units (ECUs) drastisch reduziert, was zu einer vereinfachten E/E-Architektur führt. Die standardisierten Halbleiter von SECOR sind durch Software konfigurierbar und universell einsetzbar, was den OEMs erhebliche Kostenersparnisse und Flexibilität bietet.

Vorteile für die Automobilindustrie

Kostenersparnis und Effizienz: Durch die Verwendung von standardisierten Halbleitern und die Möglichkeit, diese kurz vor dem Start der Serienproduktion auszutauschen, können OEMs ihre Produktionskosten senken und die Effizienz steigern. Da fehlerfreie, modulare Softwarepakete (Analog dem x86 PC, Stichwort „IBM-kompatibel“) verwendet werden können, dies beschleunigen signifikant den Entwicklungsprozess.

Resilienz und Nachhaltigkeit: Die Chips von SECOR sind Pin-kompatibel und können in der Zukunft mit performanteren Chips ausgetauscht werden, was die Lebensdauer von Fahrzeugen verlängert und die Nachhaltigkeit erhöht.

Flexibilität und Zukunftssicherheit: Dank des SDV CONCEPTs können Fahrzeughersteller neue Funktionalitäten nachträglich hinzufügen und bestehende einfacher ändern. Dies ermöglicht eine kontinuierliche Weiterentwicklung der Software ohne Anpassung der Hardware.

SECOR Chips & Library GmbH | Schmidbauerstraße 4 | 82166 Gräfelfing | Deutschland
Phone +49 89 99 75 13 07 | info@secor-cl.com

Repräsentanz Amerika: Boston | Mobil +1 617 66 97 075

Bankverbindung: meine Volksbank Raiffeisenbank e.G., Rosenheim | IBAN: DE91 7116 0000 0007 4965 16 | BIC: GENODEF1VRR
Handelsregister: München HRB-Nr. 285 084 | USt-IdNr.: DE361 509 859 | Geschäftsführer: Klaus Jungbauer

Innovative Technologien

SECOR setzt auf modernste Technologien wie RISC-V-Kerne und Linux als Betriebssystem. Dies ermöglicht eine hohe Flexibilität und Anpassungsfähigkeit der Halbleiter. Zudem sind die Chips mit FPGAs (Field Programmable Gate Arrays) ausgestattet, die KI-Funktionen unterstützen und zukünftige Anwendungen ermöglichen.

Unternehmensstruktur

Die SECOR Group besteht aus zwei Geschäftseinheiten:

1. *SECOR Chips & Library GmbH*: Diese Einheit entwickelt die Chips und stellt die Software bereit, die diese optimal unterstützt. Die Chips werden von Auftragsfertigern auf mehreren Kontinenten parallel gefertigt, um geopolitische Risiken zu minimieren und die Resilienz der Lieferkette zu erhöhen.
2. *SECOR Supply Chain Transparency GmbH*: Diese Einheit bietet Tools als Software as a Service an, mit denen Kunden Lieferkettenrisiken erkennen und analysieren können. Dies ermöglicht eine bessere Vorbereitung auf mögliche Engpässe und eine standardisierte Resilience Score-Bewertung (Bauteil-Ausschreibung mit R-Faktor).

Zukunftsaussichten

SECOR plant, das fahrtüchtige SECOR SDV CONCEPT CAR auf der IAA 2025 erstmalig zu präsentieren. Das Unternehmen arbeitet bereits mit einem Entwicklungspartner zusammen, um dieses Ziel zu erreichen. Die Präsentation des SDV CONCEPTs auf der Embedded World 2025 markiert einen wichtigen Meilenstein in der Unternehmensgeschichte.

Die SECOR Chips & Library GmbH ist ein Vorreiter in der Automobilindustrie und bietet mit ihrem SDV CONCEPT eine zukunftsweisende Lösung für die Herausforderungen der Branche. Durch die Standardisierung von Hardware und Software, die Flexibilität und die Resilienz der Lieferkette setzt SECOR neue Maßstäbe und bereitet die Automobilindustrie auf eine nachhaltige und effiziente Zukunft vor.